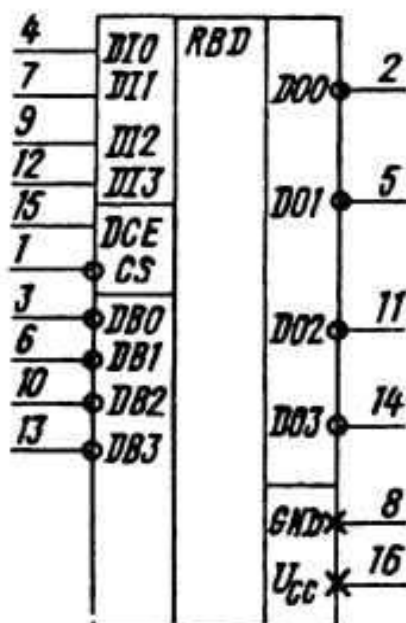


К589АП26, КМ589АП26

Микросхемы представляют собой шинный формирователь (4-канальный коммутатор) с инверсией и предназначены для управления магистралями (шинами) в цифровых вычислительных устройствах. Имеют в каждом канале 1 шину только для приема информации, 1 шину только для выдачи информации и 1 двунаправленную шину для приема и выдачи информации и обеспечивают подключение машинных слов длиной по 4 разряда по одному из двух направлений. Отличаются от К589АП16 наличием инверторов, изменяющих значение информации на противоположное. Содержат 196 интегральных элементов. Корпус типа 238.16-2, масса не более 1,5 г и 201.16-6, масса не более 2,5 г.



Условное графическое обозначение К589АП26

Назначение выводов: 1 - вход выборки кристалла; 2, 5, 11, 14 - выходы информации; 3, 6, 10, 13 - входы/выходы реверсивной передачи информации; 4, 7, 9, 12 - входы информации; 8 - общий; 15 - вход управления выдачей информации (направление передачи); 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%

Выходное напряжение низкого уровня:

- при $I_{\text{вых}}^1 = 15$ мА для выходов 2, 5, 11, 14 ≤ 0,5 В
- при $I_{\text{вых}}^1 = 50$ мА для выходов 3, 6, 10, 13 ≤ 0,7 В

Выходное напряжение высокого уровня:

- для выходов 2, 5, 11, 14 $\geq 3,65$ В
- для выходов 3, 6, 10, 13 $\geq 2,4$ В

Ток потребления..... ≤ 130 мА

Входной ток низкого уровня:

- по входам 4, 7, 9, 12, 3, 6, 10, 13 $\leq |-0,25|$ мА
- по входам 1, 15 $\leq |-0,5|$ мА

Входной ток высокого уровня:

- по входам 4, 7, 9, 12 $\leq 0,04$ мА
- по входам 1, 15 $\leq 0,08$ мА

Выходной ток высокого уровня в состоянии "выключено":

- по входам 2, 5, 11, 14 ≤ 20 мкА
- по входам 3, 6, 10, 13 ≤ 100 мкА

Выходной ток низкого уровня в состоянии "выключено":

- по входам 2, 5, 11, 14 $\leq |-20|$ мкА
- по входам 3, 6, 10, 13 $\leq |-100|$ мкА

Время задержки распространения сигнала:

- от входов 4, 7, 9, 12 до выходов 3, 6, 10, 13 ≤ 30 нс
- от входов 3, 6, 10, 13 до выходов 2, 5, 11, 14 ≤ 25 нс
- от входов 1, 15 до выходов 3, 6, 10, 13, 2, 5, 11, 14 ≤ 65 нс

Таблица истинности

| Логическое состояние по входам логики управления. | | DCE | Направление передачи информации. |
|--|--|-----|--|
| \overline{CS} | | | |
| 0 | | 0 | Передача от входов DI на выходы \overline{DB} |
| 0 | | 1 | Передача от входов \overline{DB} на выходы \overline{DO} |
| 1 | | 1 | Отсутствие передачи |
| 1 | | 0 | |