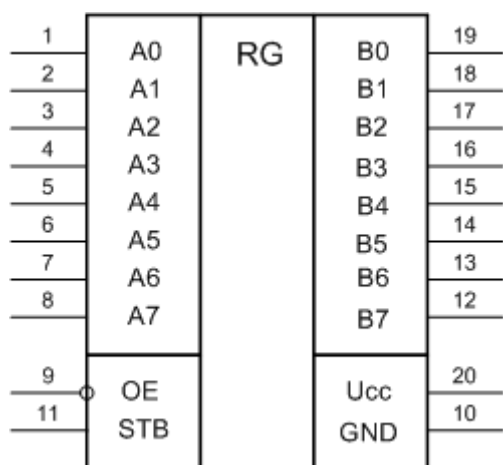
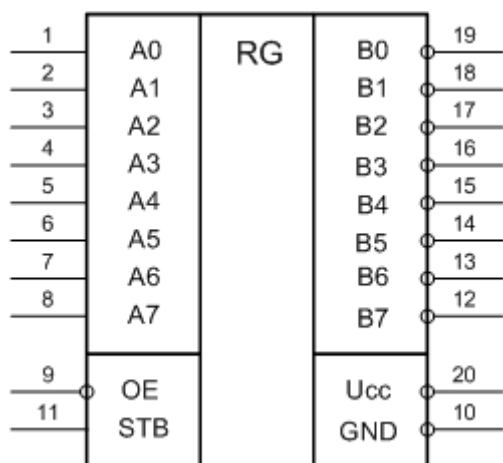


Микросхемы КР580ИР82 и КР580ИР83



Микросхемы КР580ИР82 и КР580ИР83 - 8-разрядные адресные регистры, предназначены для связи микропроцессора с системной шиной; обладают повышенной нагрузочной способностью. Микросхемы КР580ИР82 8-разрядный D-регистр защелка без инверсии и с тремя состояниями на выходе, КР580ИР83 8-разрядный D-регистр защелка с инверсией и тремя состояниями на выходе.



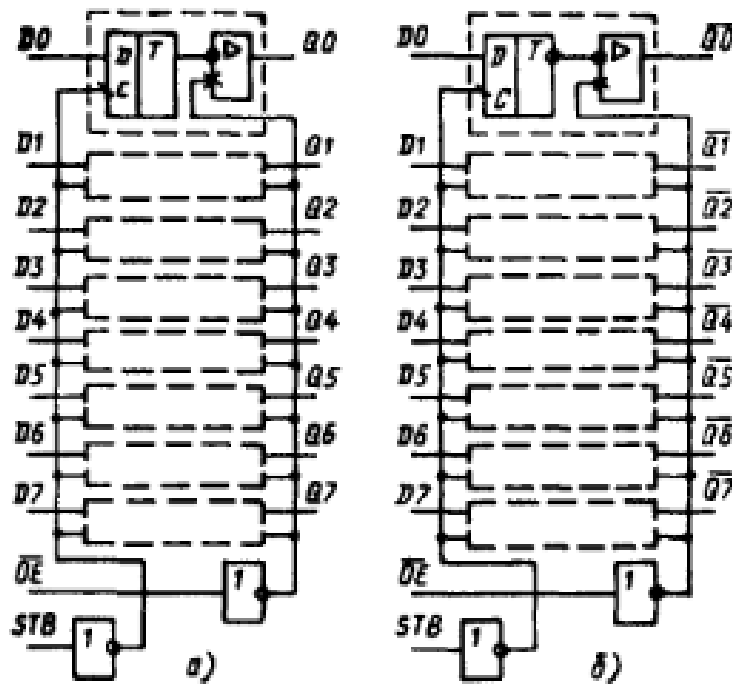
Каждая микросхема состоит из восьми одинаковых функциональных блоков и схемы управления. Блок содержит D-регистр защелку и мощный выходной вентиль без инверсии или с инверсией. При помощи схемы управления производится стробирование записываемой информации и управление третьим состоянием мощных выходных вентилях.

В зависимости от состояния стробирующего сигнала микросхемы могут работать в двух режимах: в режиме шинного формирователя и в режиме хранения.

Назначение выводов.

Вывод	Обозначение	Тип вывода	Функциональное назначение выводов
1-8	D0-D7	Вход	Информационная шина
9	OE	Вход	Разрешение передачи (управление 3-м состоянием)
10	GND	-	Общий

11	STB	Вход	Стробирующий сигнал
12-19	Q7-Q0	Выход	Информационная шина
20	Ucc	-	Напряжение питания +5В



Функциональная схема КР580ИР82 (а) и КР580ИР83 (б)

Параметр	Обозначение	Значение параметров	
		Min	Max
Время установления сигнала D относительно сигнала STB , не	$SC(S7-B-D)$		—
Время сохранения сигнала D относительно сигнала STB , не	$tv(STB-D)$	25	
Длительность сигнала STB высокого уровня, не	IWH, STB	15	
Длительность фронта (спада) входных импульсов', нс	$yLH(tHL)$		20(12)
Емкость нагрузки, пФ	cL	—	300