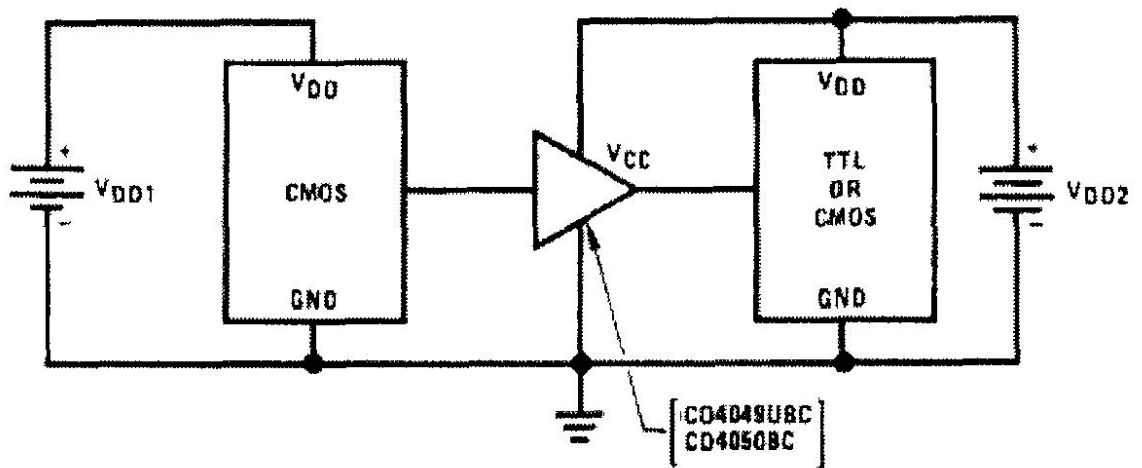
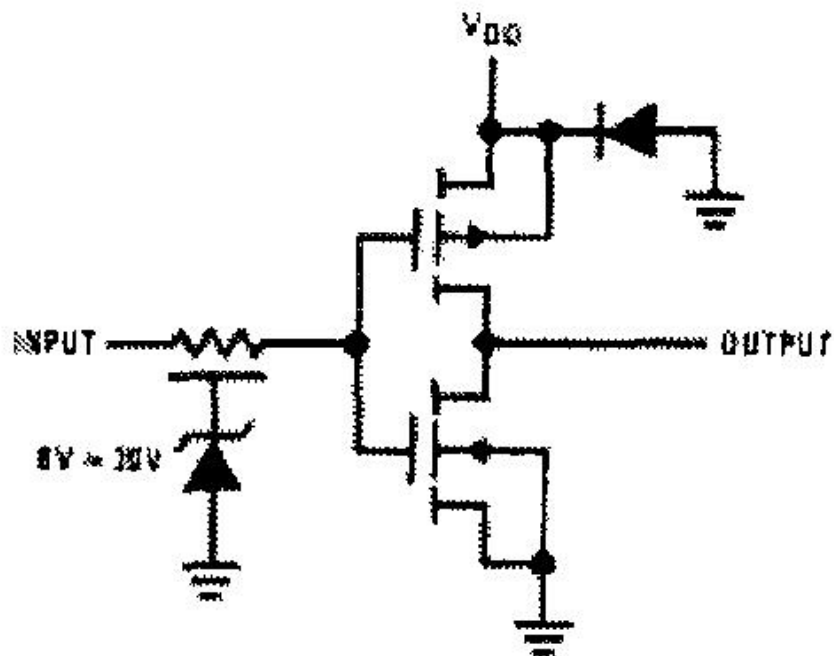


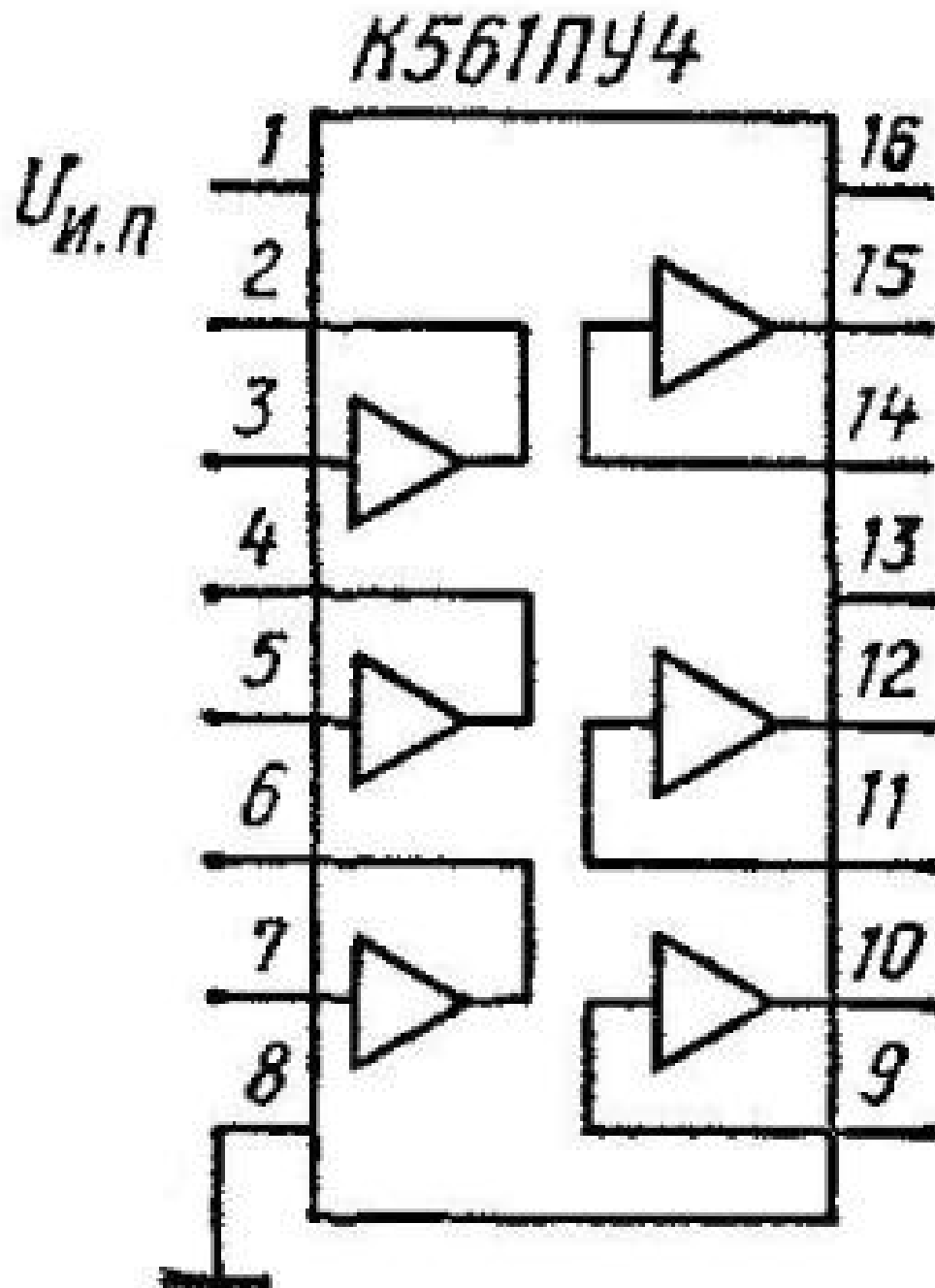
К561ПУ4



Типовое применение микросхемы в качестве буфера между КМОП и ТТЛ



Принципиальная схема одного элемента



Микросхема **К561ПУ4** содержит шесть преобразователей уровней — буферных усилителей. По параметрам и применяемости она сходна с К561ЛН2 и работает так же, как ЛН2 от одного источника питания. Вывод корпуса 16 свободный. Канал К561ПУ4 обеспечивает импульсы выходных токов $I^0_{вых}$ и $I^1_{вых}$ для двух ТТЛ-нагрузок.

Электрические параметры микросхемы К561ПУ4	
Напряжение питания	+3...+18 В
Входное напряжение	+2,5...+18,5 В
Мощность рассеяния на один корпус	700 мВт
Рабочая температура	— 40...+85 °С
Выходное напряжение «0» при $U_{и.п} = +5$ В при $U_{и.п} = +10$ В при $U_{и.п} = +15$ В	0,05 В 0,05 В 0,05 В
Выходное напряжение «1» при $U_{и.п} = +5$ В при $U_{и.п} = +10$ В при $U_{и.п} = +15$ В	4,95 В 9,95 В 14,95 В
Входной ток при $U_{и.п} = +15$ В	+0,3 мкА
Ток потребления (макс) в состоянии покоя при $U_{и.п} = +5$ В при $U_{и.п} = +10$ В при $U_{и.п} = +15$ В	4 мкА 8 мкА 16 мкА
Выходной ток при $U_{и.п} = +5$ В при $U_{и.п} = +10$ В при $U_{и.п} = +15$ В	0,72 мА 1,5 мА 5 мА
Время задержки фронта импульса при $U_{и.п} = +5$ В при $U_{и.п} = +10$ В при $U_{и.п} = +15$ В	Тип = 30 нс Макс = 65 нс Тип = 20 нс Макс = 40 нс Тип = 15 нс Макс = 30 нс