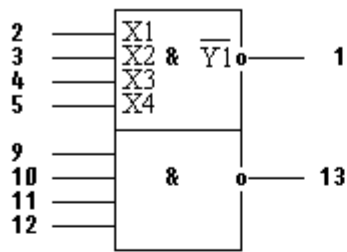


К561,К564,К176, К561ЛА8

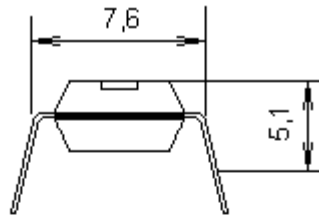
Два логических элемента 4И-НЕ



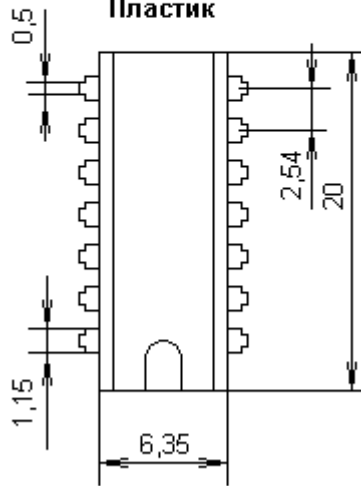
№ выв.	Назначение	№ выв.	Назначение
1	Выход	8	Свободный
2	Вход	9	Вход
3	Вход	10	Вход
4	Вход	11	Вход
5	Вход	12	Вход
6	Свободный	13	Выход
7	Общий	14	Исс

Таблица истинности

X1	X2	X3	X4	Y1
0	0	0	0	1
1	0	0	0	1
0	1	0	0	1
0	0	1	0	1
0	0	0	1	1
1	1	0	0	1
1	0	1	0	1
1	0	0	1	1
0	1	1	0	1
0	1	0	1	1
0	0	1	1	1
1	1	1	0	1
1	1	0	1	1
1	0	1	1	1
0	1	1	1	1
1	1	1	1	0



**DIP14
Пластик**



Тип микросхемы	K561ЛА8
Фирма производитель	СНГ
Функциональное назначение	2 элемента 4И-НЕ
Т,С	-10...+70
Vdd min...Vdd max,В	-0.5...+18
Pd,мВт	300
Напр.сиг.	A-D-Q
Vil(Vnl),В при Vdd=5В	1.5
Vih(Vnh),В при Vdd=5В	3.5
Icc,мкА при Vdd=5В	<1
TrHL tip,нс при Vdd=5В	67
TrLH tip,нс при Vdd=5В	76
TrHL max,нс при Vdd=5В	85
TrLH max,нс при Vdd=5В	73
Vil(Vnl),В при Vdd=10В	3
Vih(Vnh),В при Vdd=10В	7
Icc,мкА при Vdd=10В	<2
TrHL tip,нс при Vdd=10В	25
TrLH tip,нс при Vdd=10В	37
TrHL max,нс при Vdd=10В	31
TrLH max,нс при Vdd=10В	33
Vil(Vnl),В при Vdd=15В	4
Vih(Vnh),В при Vdd=15В	11
Icc,мкА при Vdd=15В	<4
TrHL tip,нс при Vdd=15В	17
TrLH tip,нс при Vdd=15В	27
TrHL max,нс при Vdd=15В	20
TrLH max,нс при Vdd=15В	24
Корпус	14DIP